

**Аннотация к рабочей программе дисциплины**  
**Б1.В.ДВ.4.1 Архитектура современных ПК и периферийные устройства**  
**направление подготовки 09.04.03 Прикладная информатика**  
**(профиль «Прикладная информатика в экономике»)**

Дисциплина Б1.В.ДВ.4.1 Архитектура современных ПК и периферийные устройства изучается в 2 и 3 семестрах. Предусмотрены лекционные и практические занятия. Отчетность по результатам освоения дисциплины – зачет.

**Цель освоения дисциплины** – теоретическая и практическая подготовка студентов в области профессиональной эксплуатации аппаратного обеспечения современных ЭВМ и периферийных устройств.

**Место дисциплины в структуре образовательной программы.** Дисциплина «Архитектура современных ПК и периферийные устройства» относится к дисциплинам по выбору вариативной части Блока 1 Дисциплины (модули) (Б1.В.ДВ.4.1).

Содержание дисциплины «Архитектура современных ПК и периферийные устройства» опирается на знания, умения, навыки, сформированные в процессе обучения по образовательной программе – программе бакалавриата.

Содержание дисциплины «Архитектура современных ПК и периферийные устройства» выступает опорой для прохождения технологической практики (Б1.П.2).

<b>Планируемые результаты освоения образовательной программы</b>			
<b>Код компетенции</b>	<b>Наименование компетенции</b>	<b>Структурные элементы компетенции</b>	<b>Результаты обучения по дисциплине</b>
<b>ОПК-6</b>	Способность к профессиональной эксплуатации современного электронного оборудования в соответствии с целями основной образовательной программы магистратуры	<b>З1 (ОПК-6):</b> виды современного электронного оборудования и принципы его профессиональной эксплуатации	<i>знать:</i> – устройство, принципы функционирования, программирования и основы диагностики основных узлов ЭВМ; - принципы работы и интерфейсы сопряжения периферийных устройств ЭВМ.
		<b>У1 (ОПК-6):</b> осуществлять отбор оборудования под определенные профессиональные задачи <b>У2 (ОПК-6):</b> эксплуатировать современное электронное оборудование для решения поставленных профессиональных задач.	<i>уметь:</i> – выполнять подбор состава функциональных узлов ЭВМ и периферийных устройств под определенные профессиональные задачи.
		<b>В1 (ОПК-6):</b> программным и аппаратным инструментарием и стандартами в сфере монтажа и настройки современного электронного оборудования <b>В2 (ОПК-6):</b> методами, используемыми при эксплуатации современного электронного оборудования.	<i>владеть:</i> – программным и аппаратным инструментарием тестирования функциональных узлов ЭВМ и периферийных устройств - методами, используемыми при эксплуатации основных узлов ЭВМ.

**Разделы дисциплины включают:**

1. Информационно-логические основы построения ЭВМ
2. Цифровые функциональные узлы ЭВМ
3. Архитектурные особенности многомашинных и многопроцессорных вычислительных систем
4. Функциональная схема работы процессора
5. Язык ассемблера
6. Иерархия памяти и подсистема ввода-вывода
7. Периферийные устройства ПК

**Общая трудоемкость дисциплины составляет 2 зачетных единицы.**

**Составитель** – к.п.н., доцент кафедры программирования и автоматизации бизнес-процессов В.М. Гордиевских